



SOFT SKILLS

Strukturierte Arbeitsweise
Schnelle Auffassungsgabe
Vernetztes Denken
Teamfähigkeit
Zielstrebig
Selbstreflexion

SPRACHEN

DEUTSCH

Muttersprache

ENGLISCH

Verhandlungssicher

FRANZÖSISCH

Grundkenntnisse

INTERESSEN

Squash
Hausautomatisierung
Billard

BERUFSERFAHRUNG

Wissenschaftlicher Mitarbeiter/Assistent

Berner Fachhochschule BFH | 09/2020 – bis heute

- Selbstständige Durchführung von Forschungsprojekten im Bereich von Laser-, Embedded FPGA/SoC- und Kommunikationssystemen (Hardware und Software) in Kollaboration mit verschiedenen Instituten (Projektierung, Realisation, Dokumentation und Präsentation)
- Entwicklung von Anwendungssoftware zur Systemüberwachung
- Leitung von Teilprojekten
- Unterstützung des Dozenten in der praktischen und theoretischen Lehre (Übungsstunden, Prüfungen und Betreuung Semester-/Abschlussarbeiten)
- Evaluation, Beschaffung, Installation und Unterhalt der technischen Hilfsmittel (Hardware und Software)

Praktikum | Internship

ABB | 07/2020 – 09/2020

- Internship nach erfolgreicher Absolvierung der bei der ABB durchgeführten Bachelorarbeit
- Implementierung und Dokumentation von FPGA-basierten Sortier-, Überwachungs- und Kapazitätsschätzungsalgorithmen für die Anwendung von Spannungswandler, einschließlich der Integration der Verfahren in ein bestehendes Steuerungssystem gekoppelt mit Hardware-in-the-Loop (HIL)-Simulatortests

Militärdienst

Schweizer Armee | 07/2016 – 04/2017

- Technischer Lehrgang zum Feldweibel als strategischer Funkaufklärer
- Technische Führung des Funkaufklärungssystems

Ausbildung zum Elektroniker

Haag-Streit AG | 08/2011 – 07/2015

- Basisausbildung im ICT Berufsbildungscenter
- Entwicklung digitaler und analoger Schaltungen
- Abschlussarbeit: „Beleuchtung Kameratargets“ (Note 5,5)
- Abschlussnote: 5,3

BILDUNGSWEG

Masterstudium | Elektrotechnik und Informationstechnologie

Berner Fachhochschule, Burgdorf | 09/2020 – 09/2022

- Masterarbeit mit dem Titel «Radiale und 3D-Mikrobearbeitung von Werkstücken mittels UKP-Laser» unter Anwendung von C++

Abschluss: Master of Science in Engineering | Vertiefung Electrical Engineering | Note B (5,5)

Bachelorstudium | Elektrotechnik und Informationstechnologie

Berner Fachhochschule, Burgdorf | 09/2017 – 07/2020

- Bachelorarbeit mit dem Titel «Optimierender Zellensortieralgorithmus für einen MMC-Modulator» unter Anwendung von VHDL

Abschluss: Bachelor of Science | Vertiefung Embedded Systems | Note B (5,5)

Sprachaufenthalt | English

Stafford House London, London | 05/2017 – 07/2017

Berufsmatur

Gewerblich-industrielle Berufsschule Bern | 08/2015 – 07/2016

Abschluss: Technik, Architektur, Life Sciences, Note 5

Ausbildung zum Elektroniker

Gewerblich-industrielle Berufsschule Bern | 08/2011 – 07/2015

Abschluss: Elektroniker EFZ, Note 5,3

SOFTWAREKENNTNISSE

Programmierung

C++, C	sehr gut
VHDL	sehr gut
Git	sehr gut
Python	gut
Java	gut
Docker \ Docker Compose	gut
Matlab	gut
C#	gut
MySQL (MariaDB)	gut
CI/CD	Grundkenntnisse
ExpressJS	Grundkenntnisse

Hardwareentwicklung

Altium Designer	gut
-----------------	-----

Office

Word, Outlook, PowerPoint, Excel	sehr gut
Visio	gut